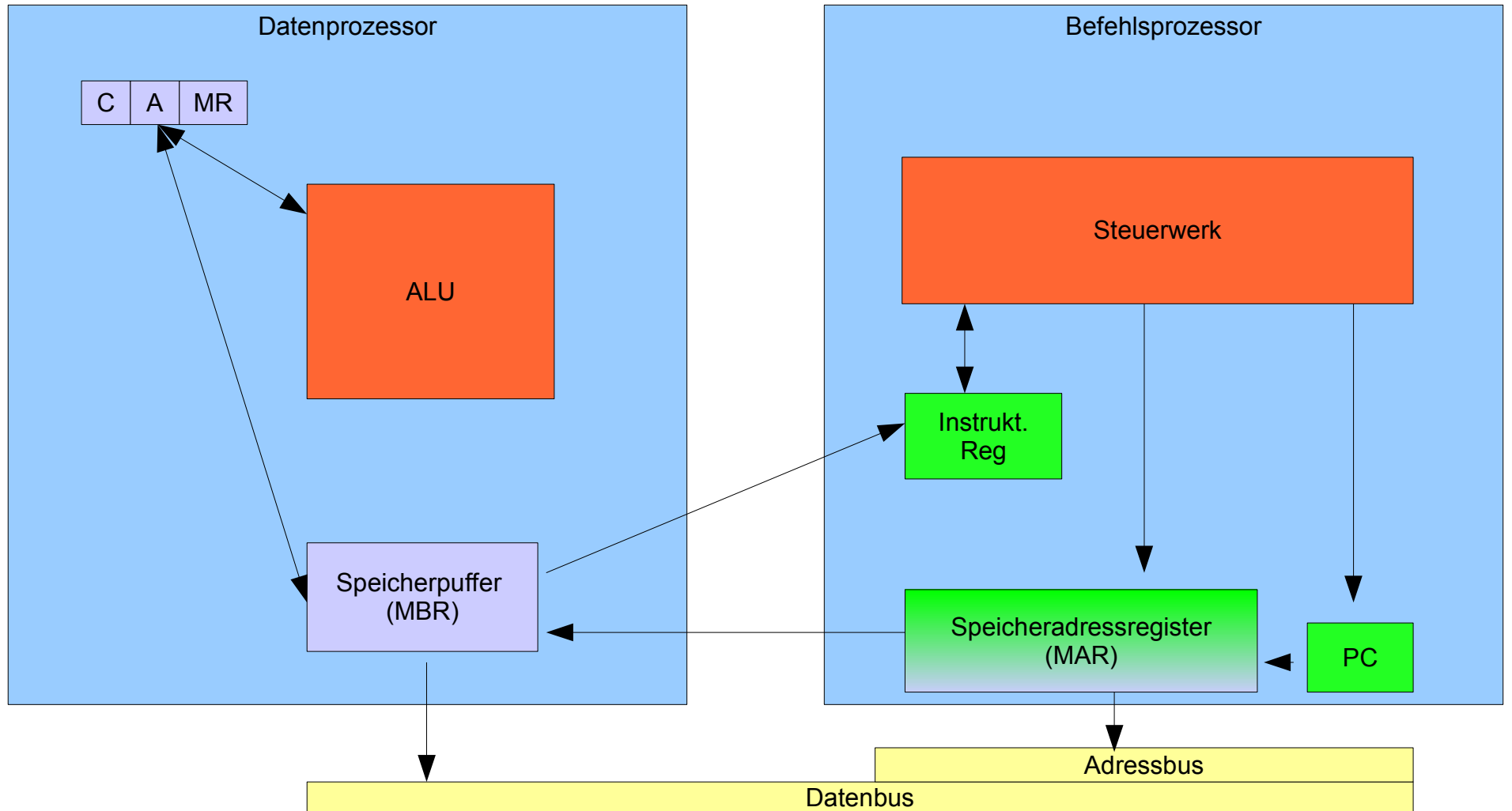
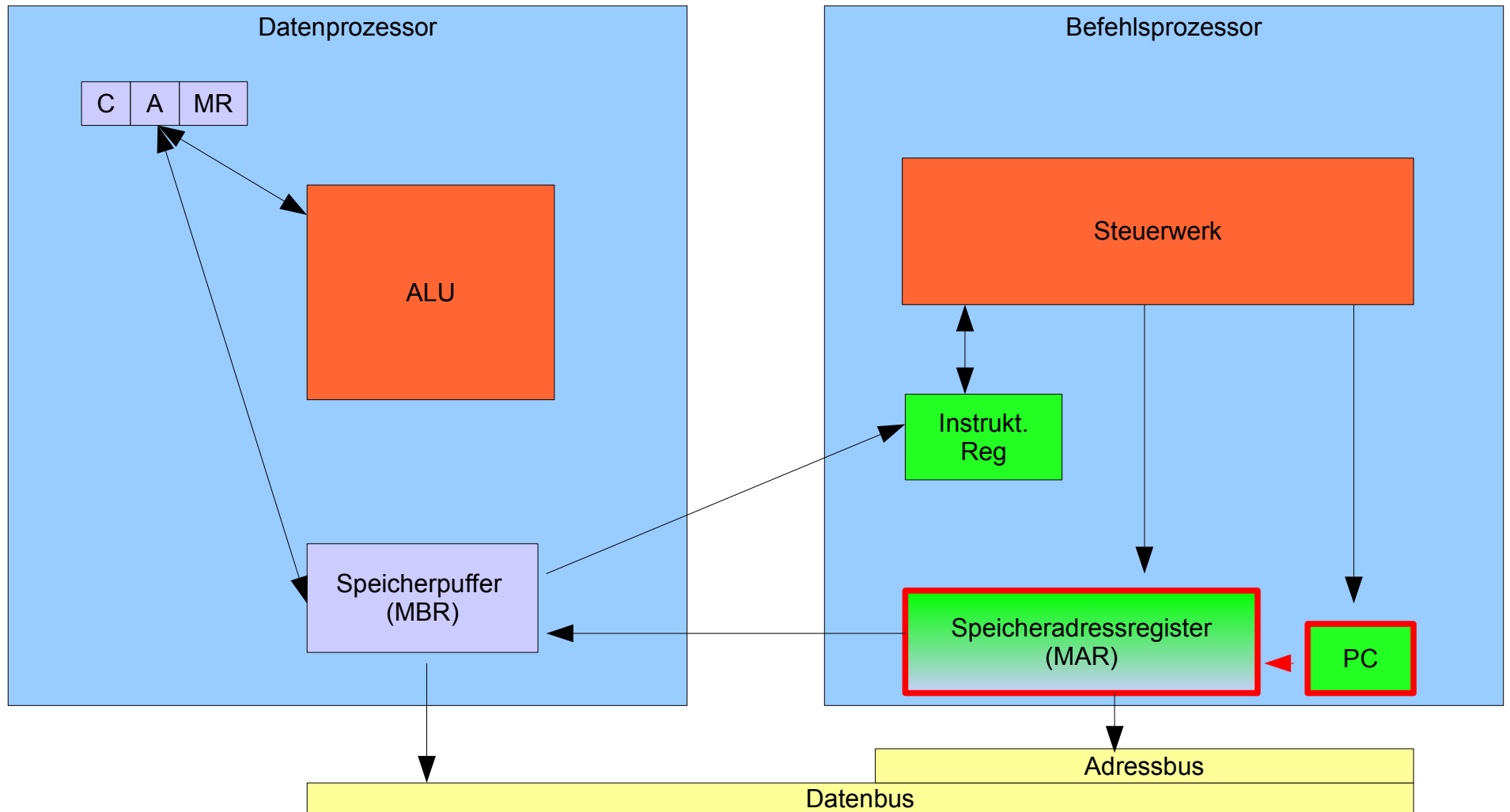


Befehlsablauf nach v. Neumann

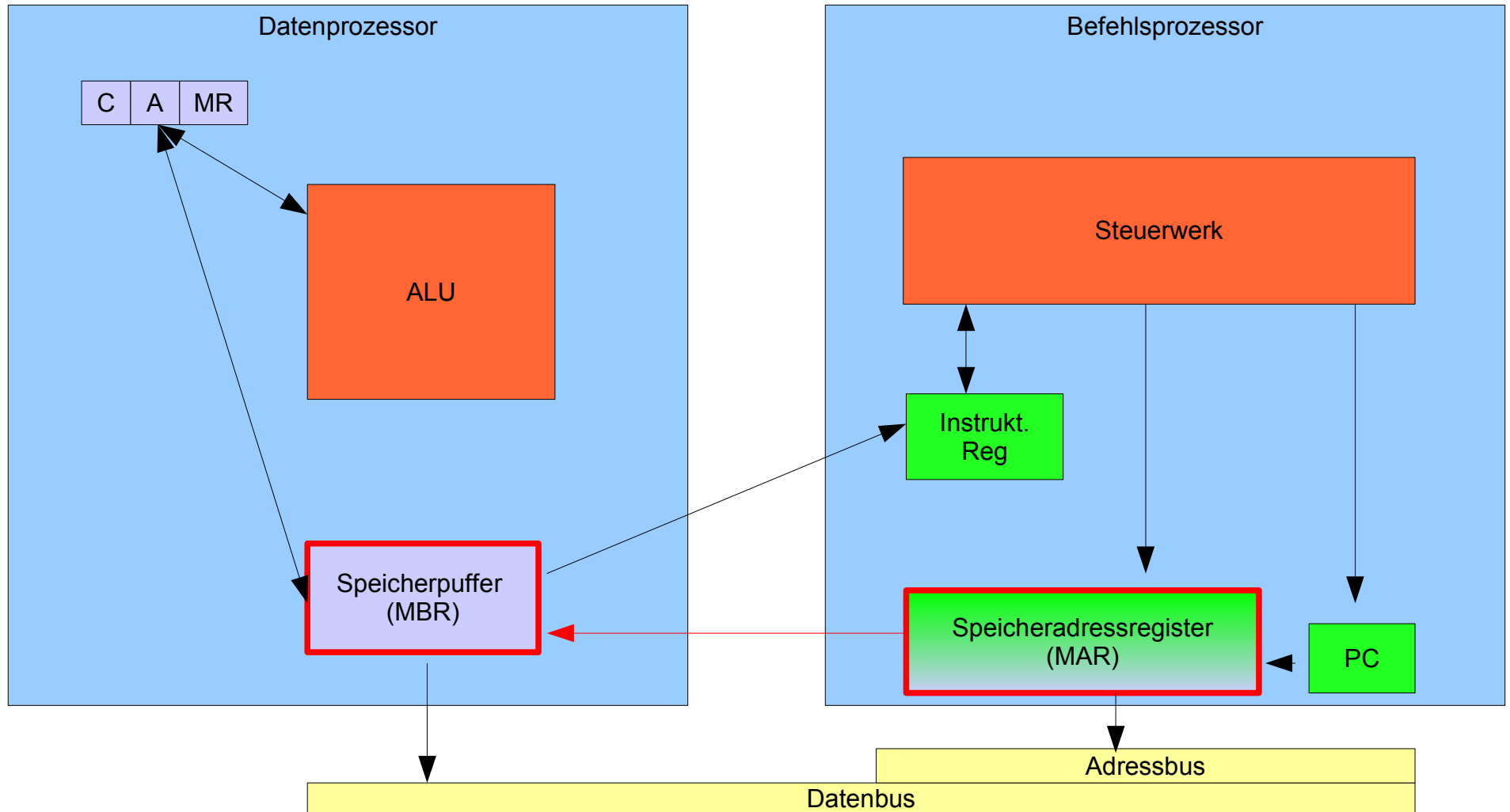


Fetchphase



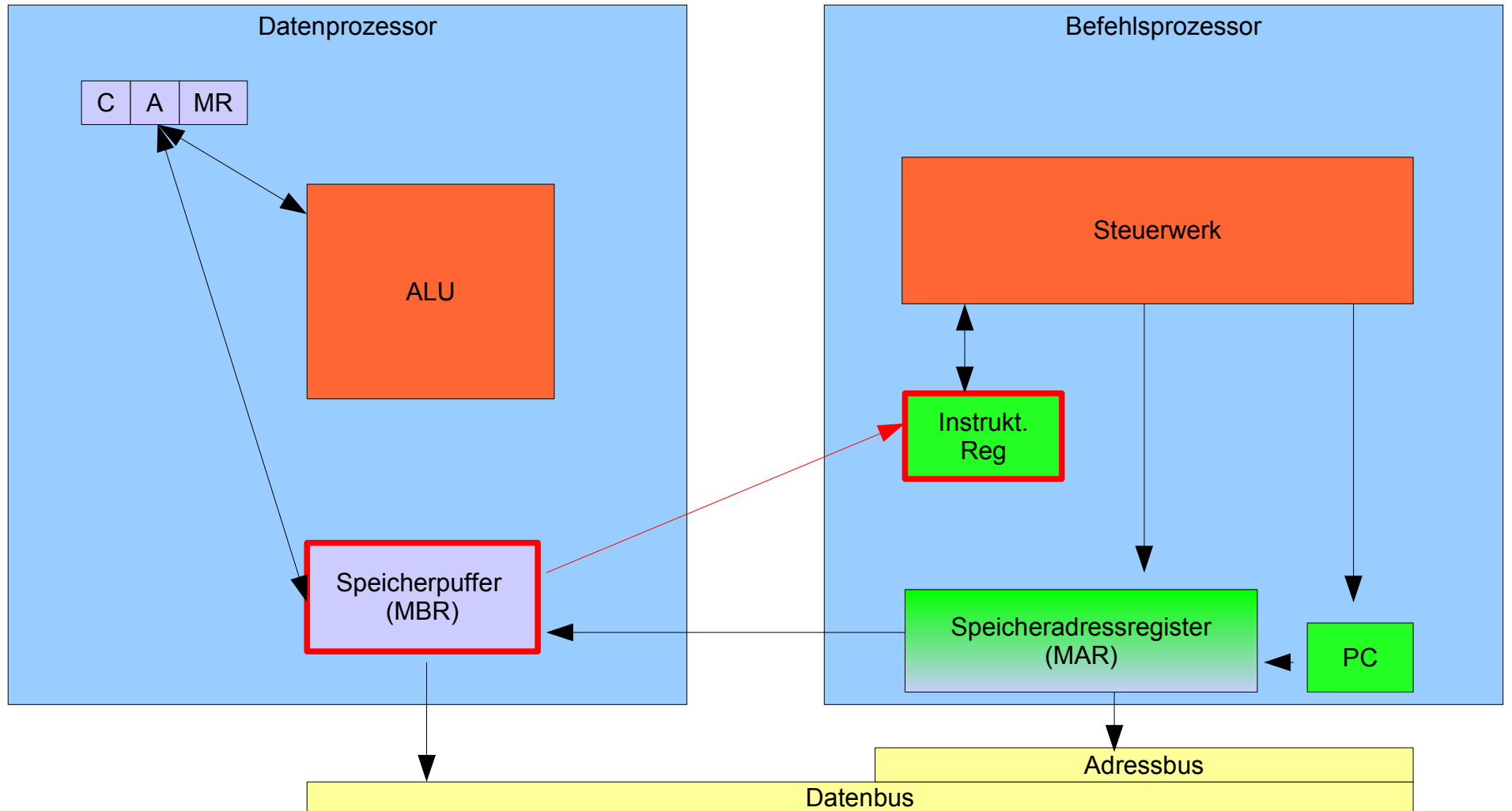
Befehlsadresse von PC in Speicheradressregister übertragen

Fetchphase



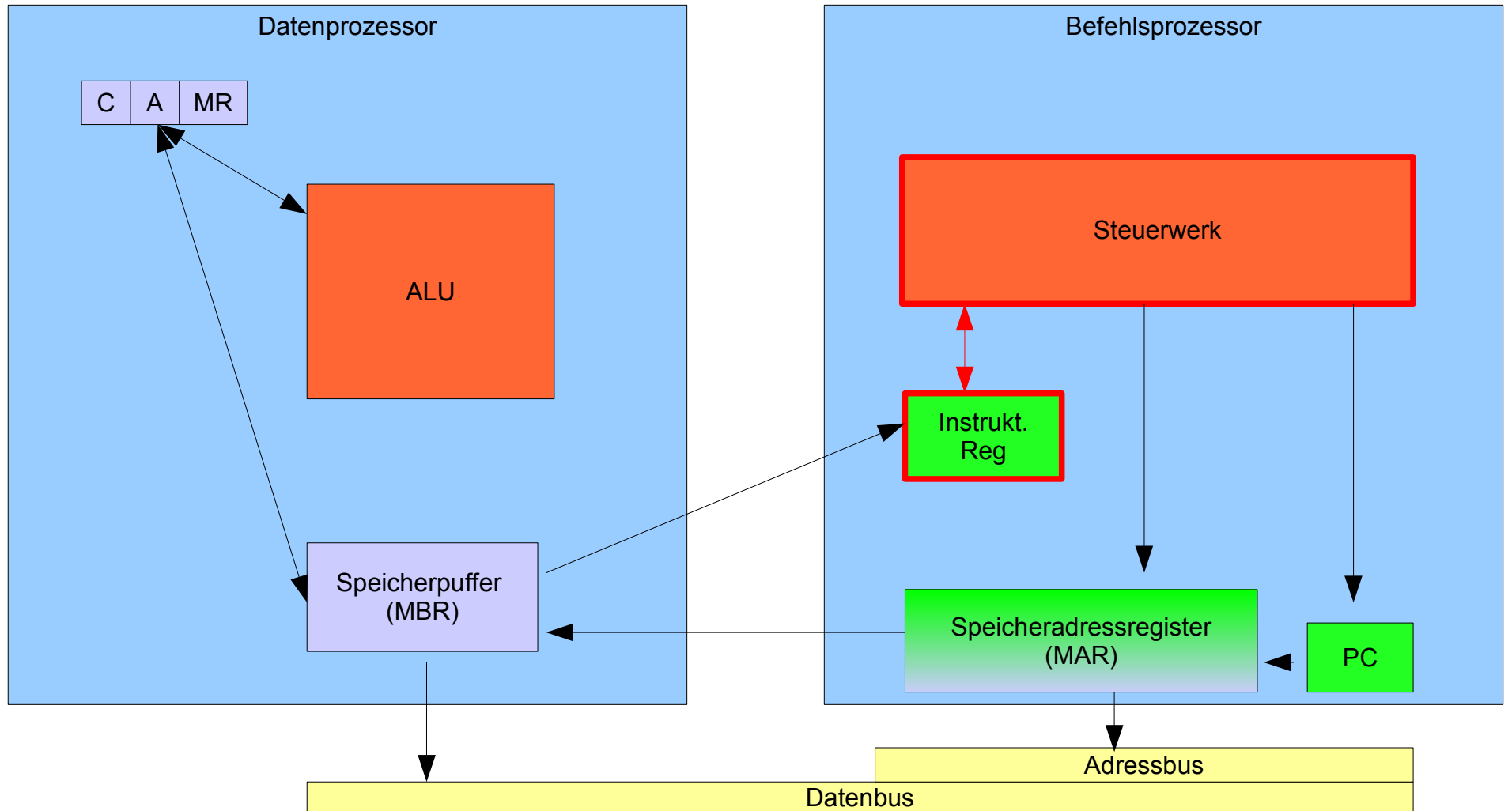
Inhalt des MAR (d.h. Den Befehl) in den Speicherpuffer übertragen

Fetchphase



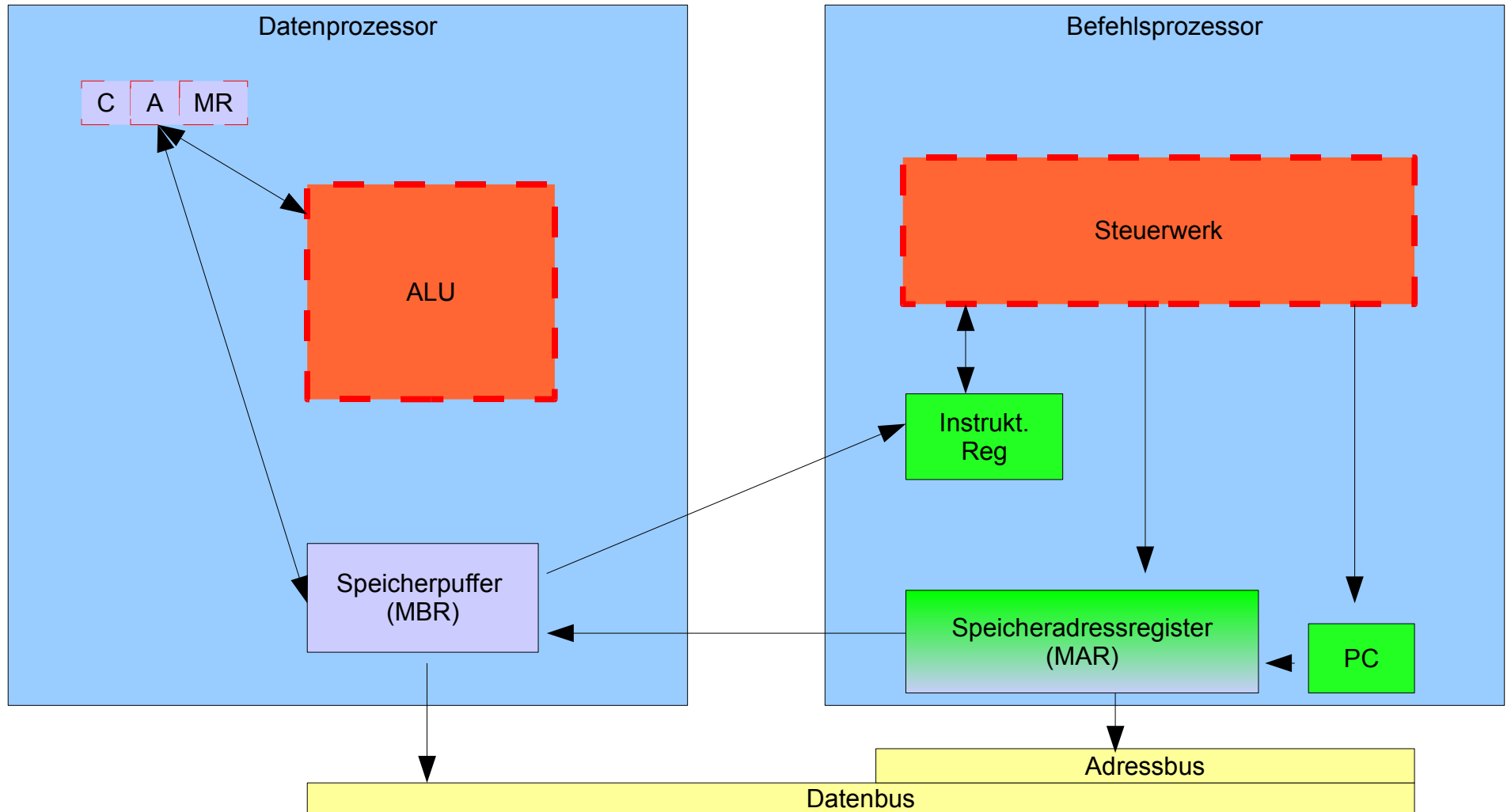
Befehl in das Instruktionsregister übertragen

Fetchphase



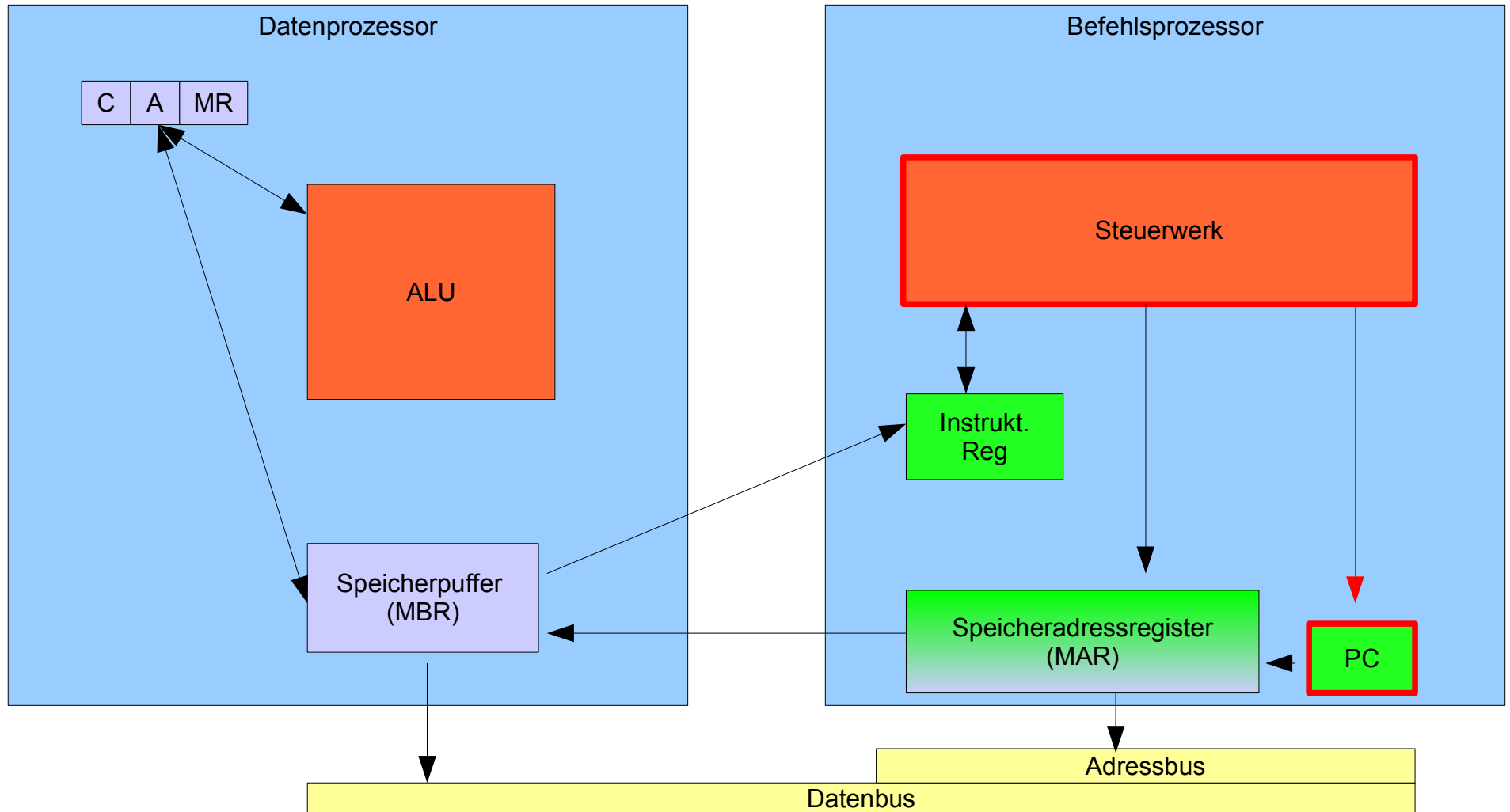
Befehl dekodieren

Executionphase



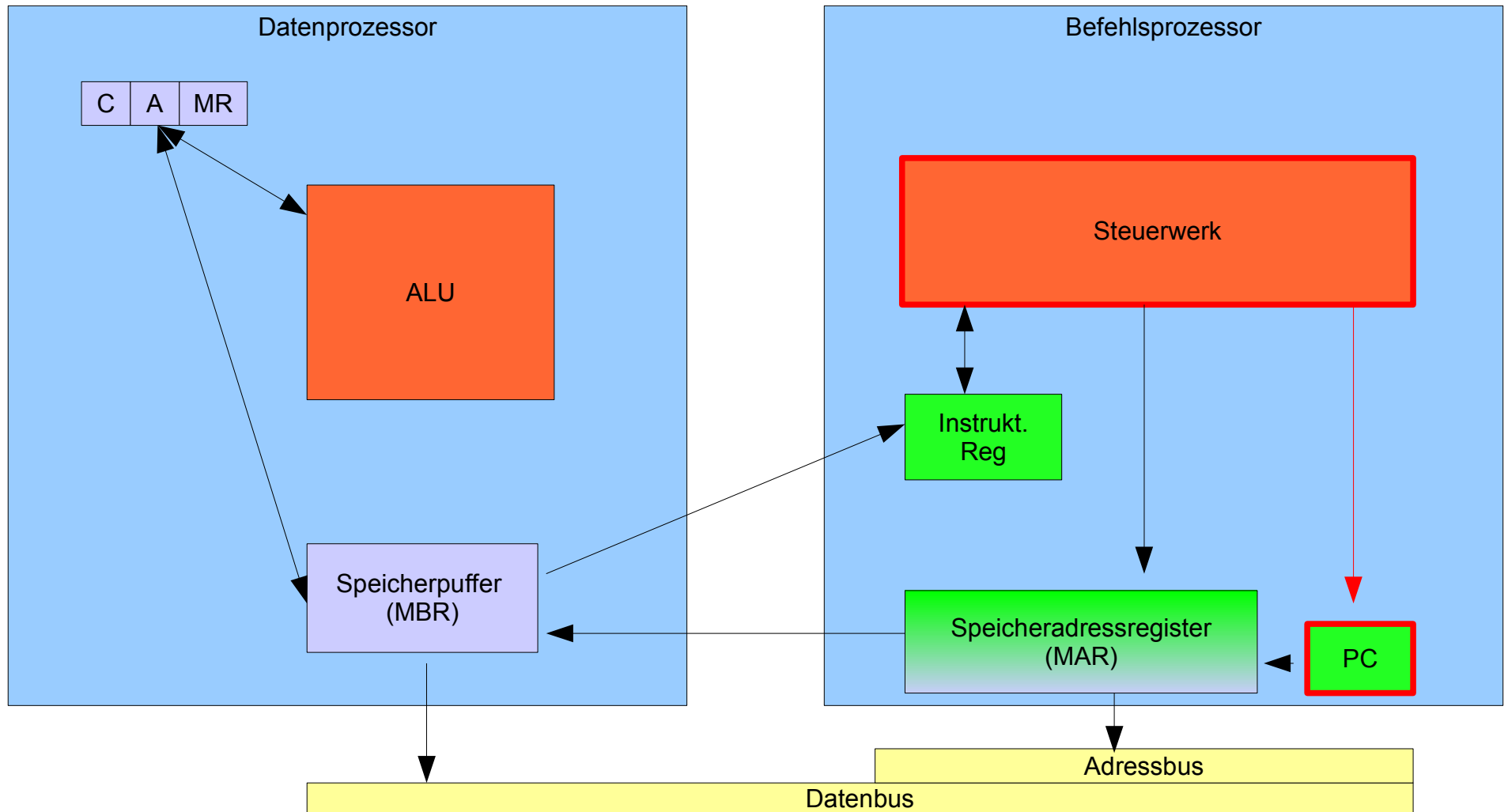
Befehl ausführen

Executionphase – kein Sprungbefehl



Programcounter um Befehlsbreite inkrementieren

Executionphase - Sprungbefehl



Programcounter auf Zieladresse setzen